

# Temporizzatore Digitale Programmabile da 1" a 999.999"

Valter Narcisi

Realizzazione pratica di un temporizzatore digitale con tempi di ritardo programmabili da 1" a 278 ore!

1ª Parte La Sezione CONTROLLO

I progetto che presento in queste pagine è qualcosa di veramente unico in quanto, oltre a svolgere le funzioni di un preciso temporizzatore è possibile leggere direttamente sul display (a 6 cifre!) lo scoccare dei secondi. In più, e non è poco, questo progetto è alla portata di tutti in quanto non utilizza circuiti stampati a doppia faccia (molto difficili da realizzare in campo hobbistico) e soprattutto non fa uso di microcontrollori che avrebbero si diminuito il numero degli integrati ma avrebbe diretto la realizzazione solo a chi conosce la programmazione di questi chip ed in più sarebbe stato richiesto l'utilizzo di un programmatore. Se tutto ciò ancora non bastasse vorrei sottolineare l'enorme bagaglio tecnico che è possibile accumulare nel campo dell'elettronica digitale realizzando questo progetto!

Essendo la realizzazione del progetto abbastanza complessa (vengono utilizzati ben 19 integrati), esso è stato suddiviso in 2 parti ben distinte: la sezione CONTROLLO (che viene presentata questo mese) e la sezione PROGRAMMAZIO-

**NE e DECODIFICA/DISPLAY**, che verrà presentata il mese prossimo.

### Introduzione

Leggendo il titolo dell'articolo, qualcuno si chiederà: "Ma cosa me ne faccio di un temporizzatore quando il mio orologio digitale da polso ha già una funzione del genere?". Eppure io ho sentito l'esigenza di progettarne uno e l'idea è nata principalmente da quando utilizzo il bromografo per la realizzazione dei miei circuiti stampati (il progetto del bromografo è stato pubblicato sul n. 195 di E.F. sempre a cura del sottoscritto). Al bromografo, dunque, mancava un temporizzatore che potesse attivare e disattivare i neon UV-A per un tempo ben preciso evitandomi di stare pronto con in mano il cronometro da polso e con un dito dell'altra pronto sull'interruttore di accensione. Ovviamente nel progettare il temporizzatore ho tenuto conto delle più svariate applicazioni (camera oscura, temporizzatore casalingo, bagni di sviluppo, ecc.) tanto che il tempo programmabile durante il quale il relè rimane eccitato può variare da 1 secondo a quasi 278 ore (vale a dire poco più di 11 giorni...). Ovviamente pochi, immagino, costruiranno il temporizzatore per programmarlo successivamente con tali ritardi, ma la fantasia di ognuno di noi può avere risorse inimmaginabili quindi siete pregati di farci sapere se avete trovato dei campi di utilizzo così estremi applicati a questa realizzazione.

#### Schema elettrico della Sezione CONTROLLO

La figura 1 riporta lo schema elettrico del circuito di CONTROLLO, in pratica il cuore di tutto il sistema. Tutti i componenti vengono montati su un circuito stampato che misura 160x100 (vedi lo stampato in fondo alle pagine di questa rivista). Iniziamo subito la descrizione dello schema partendo da U7, un Contatore/Divisore a 14 stadi. Ai pin 10 e 11 di questo chip applicheremo la freguenza di riferimento di 32768 Hz ricavata da un oscillatore guarzato (vedi XTAL1 e componenti limitrofi). Sul piedino 3, dunque, preleveremo una freguenza divisa per 16384, ossia 2 Hertz. La prima parte di un CD4013 (vedi U8B) serve per dividere ulteriormente x2 tale frequenza così da avere un clock pari ad 1 Hz, presente sul piedino 13 dello stesso integrato. Preciso subito che l'uso del quarzo è una prerogativa molto importante per ottenere delle buone precisioni, specialmente nei tempi lunghi.

La frequenza di clock (1 Hertz) viene applicata contemporaneamente agli ingressi di clock (pin 15) dei 6 contatori BCD Avanti/Indietro (da U1 a U6, CD4510). Questi sei contatori sono collegati tutti in parallelo così da avere una configurazione "sincrona" ed evitare i grossi ritardi (specie nei tempi lunghi) che si hanno rispetto alla configurazione in serie (asincrona), dovuti ai tempi di propagazione. In questi 6 contatori viene sfruttato il pin "Carry

In" ("Riporto in ingresso", vedi piedino 5) per abilitare o disabilitare i propri contatori interni. In pratica se questo piedino risulta a livello logico 0 il chip esegue il conteggio mentre quando si trova a livello logico 1 il chip disabilita i propri contatori interni rimanendo bloccato sull'ultima cifra. Il piedino "Carry In" dell'integrato U6, invece, viene portato sempre a livello alto non appena viene avviato il conteggio e vi rimane per tutto il tempo di ritardo programmato. Dunque, questo chip è l'unico dei sei che non disabilita mai i propri contatori interni durante il conteggio: esso pilota, come avrete ben capito, l'ultima cifra a destra del display. Dopo 10 impulsi di clock ricevuti sul pin 5 di U6 viene generato sul piedino "Carry Out" (Riporto all'uscita) dello stesso, un livello logico 0 di durata pari a 1 secondo (in corrispondenza della cifra "zero" visualizzata dal display relativo): grazie a ciò vengono sbloccati per 1 secondo i contatori interni del secondo chip della serie proprio in corrispondenza dell'impulso negativo che U5 riceve tramite il suo pin 5. Dungue. il secondo contatore (U5) avanza di una cifra dopo 10 impulsi di clock. Senza ripetere tutta la descrizione per gli altri contatori è sufficiente sottolineare che ogni contatore divide per 10 gli impulsi che vengono ricevuti dal contatore immediatamente precedente. È così che il terzo chip (U4) conterà le centinaia di secondi, mentre U3, U2 ed U1 conteranno, rispettivamente, le migliaia, le decine di migliaia e le centinaia di migliaia di secondi. Programmando, ad esempio, un tempo sul display pari a 86400 (secondi) avremo una temporizzazione equivalente a 24 ore esatte! Quando il conteggio sarà terminato, in altre parole quando tutte le cifre del display segnaleranno uno zero, tutti i piedini "Carry Out" si porteranno a livello logico 0: questa situazione porterà in interdizio-

ne il transistor Q1 e, grazie al monostabile formato da U9A e U9B, verrà inviato un impulso di reset (tramite D7) a U8A il quale provvederà a:

- Staccare immediatamente il carico posto sui contatti del Relè RL1
- Inibire il divisore U8B:
- Visualizzare la cifra programmata grazie al livello alto sui piedini 1 (Pe) dei 6 contatori;
- Inibire il conteggio.

II Flip-Flop U8A (CD4013) è collegato in modo tale da ottenere un multivibratore bistabile del tipo Set-Reset. Mediante S1 (Stop) il conteggio viene fermato mentre tramite la pressione di S2 (Start), il conteggio viene avviato. Grazie alla particolare circuiteria se si premessero per errore entrambi i pulsanti Start e Stop si avrà una priorità, sempre ed in ogni caso, sul pulsante di Stop. Concludiamo la descrizione di guesta parte dicendo che alla pressione di S2 (Start) il transistor Q3 si porterà in conduzione attivando i carichi allacciati sul Relè RL1 e contemporaneamente verrà inviato uno zero logico (grazie al pin 2 di U8A) sulla linea "+STOP" la quale, oltre a sbloccare il divisore U8B, abiliterà il primo contatore CD4510 (U6) e, di conseguenza, verrà avviato il vero e proprio conteggio all'indietro partendo dalla cifra impostata mediante il circuito di PROGRAMMA-ZIONE (che verrà descritto nella prossima puntata).

I componenti che fanno capo ai Gates U9C e U9D sono utili per produrre un beep (della durata di circa 2-3 secondi) in corrispondenza del fine conteggio. Quindi è possibile utilizzare il temporizzatore anche come un normale contasecondi con avviso acustico. I componenti R7-C4 evitano di far suonare il buzzer nel momento in cui si da alimentazione al circuito. Ritorniamo ancora sui 6 contatori (U1-U6) per descriverne le ultime funzioni.

#### SEZ. DISTINTA COMPONENTI CONTROLLO

- 2 W

 $R12 = 22 k\Omega$ 

10 kΩ 1 kΩ

 $R10 = 10 \text{ k}\Omega$  $R9 = 10 \text{ k}\Omega$ 

470 Ω

1,5 MΩ

10 kΩ 4,7 kΩ

220 kΩ

C2 = 47pF C3 = 4,7μF  $C4 = 10 \mu F$ 

C1 = 47pF $R16 = 0.5\Omega$  $R15 = 3.3 \text{ k}\Omega$ 

viene impostato il tipo di contegto ii sta il conteggio 0 grammata graque, la cifra proabilitato e, duntano a livello alsti piedini risulre quando quepiedini 3-4-12 e stata sui relativi della cifra impogrammazione abilitare la proble) è possibile grazie ai piedini avanti) posta quello in al positivo si imtre con i piedini all'indietro mena massa si impogio (con i piedini Tramite i piedini 13. In particola-(Preset Ena-(UP/Down) Preset è mentre

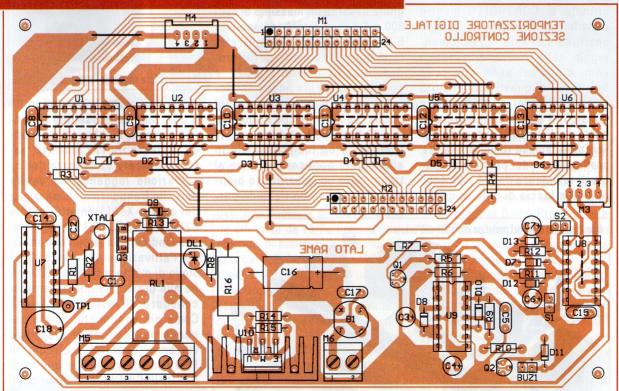
zie ai piedini 3-4-12 e 13 (in co-

C9 = 47nFDL1 = LED Rosso 5 mm 01 = BC237C10 = 47nFQ2 = BC337C11 = 47nFQ3 = BD233C12 = 47nFC13 = 47nFXTAL = Quarzo per orologi da 32,768kHz C14 = 47nFU1÷U6 = CD4510 C15 = 47nFU7 = CD4060 $C16 = 1000 \mu F - 25 V$ U8 = CD4013 $C17 = 220 \mu F$ U9 = CD4093U10 = L200 $C18 = 100 \mu F - 16 V$ BUZ1 = Cicalino 12 V D1 = 1N4148RL1 = Rele' 2 scambi 10-12 V D2 = 1N4148D3 = 1N4148M1 = Connettore 12+12 passo 2,54 M2 = Connettore 12+12 passo 2,54 D4 = 1N4148M3 = Connettore 4 poli passo 2,54 D5 = 1N4148D6 = 1N4148M4 = Connettore 4 poli passo 2.54 M5 = Morsettiera 6 vie D7 = 1N4148M6 = Morsettiera 2 vie D8 = 1N4148D9 = 1N4148Trasformatore = 12 Volt - 0,6÷0,8 A D10= 1N4148 Dissipatore per L200 D11= 1N4148 7 zoccoli IC a 16 pin 2 zoccoli IC a 14 pin D12= 1N4148 D13= 1N4148 B1= Ponte WL04 oppure 1 A-100V

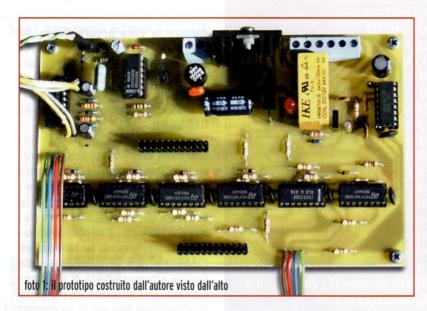
sempre la cifra programmata. Ai connettori M2 ed M3 vanno allacciati i relativi connettori del circuito di PROGRAMMAZIONE mentre i connettori M1 e M4 vanno connessi alle relative piattine del circuito DECODIFICA e DISPLAY.

L'alimentazione del circuito (e anche degli altri) viene ottenuta grazie allo stabilizzatore L200 protetto contro i cortocircuiti e con un limitatore di corrente incorporato: la scelta di questo stabilizzatore nasce dal fatto che il circuito è abbastanza complesso (ben 18 integrati C/MOS) e con un'infinità di piste (quindi alta possibilità di corti accidentali). D'altronde un progetto così meritava ben più di un normale stabilizzatore della serie 78...!

figura 2: disposizione dei componenti del circuito di CONTROLLO



dice BCD) viene riportata all'uscita sui piedini 2-6-11 e 14 per essere eventualmente visualizzata. Va da sé che durante il conteggio tutti i piedini 1 devono essere posti a zero logico altrimenti non si potrebbe vedere lo scorrere dei secondi sul display. In ogni caso alla pressione del pulsante S1 (Stop) o al termine del conteggio sul display apparirà A proposito di alimentazione: il valore della VCC si aggira intorno agli 11,5 V con un trasformatore da 12V 600÷800mA il cui secondario va connesso al morsetto M6.



## Realizzazione pratica e taratura

La figura 2 riporta il disegno della disposizione dei componenti del circuito di CONTROLLO mentre nella foto 1 è riportato il prototipo costruito dall'autore. Per il montaggio dello stesso è tassativo cominciare dai ponti che sono ben 36: 13 di questi sono inseriti sotto gli integrati (fortemente consigliati gli zoccoli) mentre al posto degli altri 23 l'autore ha utilizzato le famose resistenze a  $0\Omega$ , praticamente dei ponticelli a forma di resistenza da 1/4 watt (con un'unica fascia di colore, quella

nera) che evitano di rendere il circuito antiestetico quando lo stesso richiede la presenza di numerosi ponti. Il temporizzatore digitale assorbe un massimo di 450-500 mA per questo è indispensabile equipaggiare lo stabilizzatore di opportuna aletta di raffreddamento. Al morsetto BUZ1 è possibile applicare anche un piccolo altoparlante in luogo del buzzer. Se pensate che il suono di quest'ultimo sia fastidioso in certi momenti ed indispensabile in altri potete applicare in serie al trasduttore un interruttore bipolare. Il circuito non richiede par-





ticolari tarature. Il TP1 vicino U7 è utile solo se possedete un frequenzimetro: in tal caso applicando lo stesso fra TP1 e massa, potete verificare l'esattezza dell'oscillazione leggendo un valore pari alla frequenza di oscillazione del quarzo XTAL1, in altre parole 32768 Hz. II LED DL1 è opzionale: esso indica, con la sua accensione, l'attivazione del carico. Consiglio di montare questo LED vicino alla presa che utilizzerete per collegare gli eventuali carichi. Come già accennato, con la seconda parte (il mese prossimo) verranno descritti i circuiti di PROGRAMMAZIONE e quello di DECODIFICA/DISPLAY con i quali sarà possibile giungere alla costruzione dell'intero temporizzatore così come appare in foto 3. Basta così, per ora.

valter.narcisi@elflash.it

